



## System Configuration

### CONFIGURATION OF TEST HEAD

NUMBER OF TEST HEAD [1,2] .....> 2

#### CONFIGURATION OF TEST HEAD 1

##### NORMAL PIN CONFIGURATION

1 1 1 1 1 1 1 1 2 2 2 2

3 3 4 4 4 9 0 0 0 6 6 6 7 7 2 2 3 3

3 7 1 5 9 7 1 5 9 1 5 9 3 7 5 9 3 7

CHILD A-D : Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y

CHILD E-H : Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y

##### DRIVER OPTION PE

CHILD A-D : NO

CHILD E-H : NO

#### CONFIGURATION OF TEST HEAD 2

##### NORMAL PIN CONFIGURATION

1 1 1 1 1 1 1 1 2 2 2 2

3 3 4 4 4 9 0 0 0 6 6 6 7 7 2 2 3 3

3 7 1 5 9 7 1 5 9 1 5 9 3 7 5 9 3 7

CHILD A-D : Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y

CHILD E-H : Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y Y

##### DRIVER OPTION PE

CHILD A-D : NO

CHILD E-H : NO

### CONFIGURATION OF DPU

TEST HEAD 1 DC CONFIGURATION [1-64] .....> 1-64

PPS CONFIGURATION [1-256] .....> 1-64,97-192,225-256

TEST HEAD 2 DC CONFIGURATION [1-64] .....> 1-64

PPS CONFIGURATION [1-256] .....> 1-64,97-192,225-256

AC FREQUENCY (Hz) [50,60] .....> 50

### CONFIGURATION OF ALPG

NUMBER OF ALPG [1,2,4] .....> 2

### CONFIGURATION OF DBM

DBM OPTION EXIST [Y,N] .....> NO

### CONFIGURATION OF FM

NUMBER OF FM BOARD [0,2,4,8] .....> 0

NUMBER OF AFM MODULE [0,8] .....> 0

SIZE OF AFM BOARD [1-2] [1:4M 2:16M] .....>

PATTERN MEMORY(PM) BOARD EXIST [Y,N] .....> NO